



Deska binárních vstupů

BC0042B1

Safe and reliable automation

Deska binárních vstupů BC0042B1 řídicího systému SandRA Z100

Je součástí souboru elektronických komponent pro obecný bezpečnostní systém nebo systém s vlivem na bezpečnost.

Deska **BC0042B1** představuje základní interface systému Z102 pro binární signály. Je určena pro připojení 32 binárních vstupů přes sériovou sběrnici k řídicí desce souboru Z102.

Deska obsahuje vstupní obvody, které realizují úpravu signálu a galvanické oddělení. Po převedení vstupních logických úrovní na úroveň vnitřní logiky (3,3V) jsou signály zpracovány pomocí programovatelného hradlového pole (FPGA). FW řídí ukládání stavu vstupů do paměti. FPGA tvoří současně rozhraní mezi sériovou sběrnici systému a obvody desky. Všechny vstupy jsou galvanicky odděleny od systému a od sebe navzájem. Na desce je paměť EEPROM pro uložení servisních dat.



- Určeno do 19" mechaniky
- Rozměry desky 20 x 266 x 208 mm
- 32 binární vstupy
- Galvanické oddělení vstupů od systému a od sebe navzájem
- Signalizace stavu desky na čelním panelu

